

espacenet — Bibliographic data

Deposition process of semiconductor layers on a support.

Publication number: EP0665588 (A1)

Publication date: 1995-08-02

Inventor(s): BRUEL MICHEL [FR] +

Applicant(s): COMMISSARIAT ENERGIE ATOMIQUE [FR] +

Classification:

- **international:** H01L21/02; H01L21/265; H01L21/268; H01L21/762;
H01L27/12; (IPC1-7): H01L21/20; H01L21/76

- **European:** H01L21/762D8; H01L21/762D8B

Application number: EP19950400148 19950124

Priority number(s): FR19940000836 19940126

Also published as:

EP0665588 (B1)

US5559043 (A)

JP7254690 (A)

FR2715501 (A1)

DE69508817 (T2)

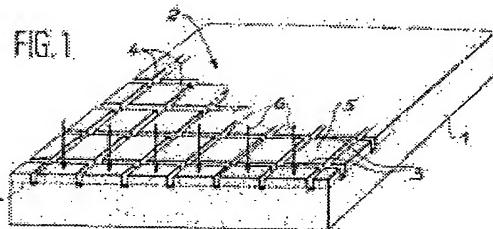
Cited documents:

EP0533551 (A1)

JP58030145 (A)

Abstract of EP 0665588 (A1)

The process bombards one face (2) of a substrate (1) with ions (6) to create a layer of gaseous micro-bubbles. This layer is intimately joined with the base substrate (10). The area corresponding to the strip of semiconductor required is illuminated with a light beam sufficient to raise the temperature of the desired strip and ensure its adhesion to the base substrate (10). The base substrate (1) is then separated from the support substrate (10) leaving strips of semiconductor material attached. The ions for bombardment are either hydrogen or rare gases.



Data supplied from the **espacenet** database — Worldwide



Europäisches Patentamt
European Patent Office
Office européen des brevets



(11) Numéro de publication : **0 665 588 A1**

(12)

DEMANDE DE BREVET EUROPEEN

(21) Numéro de dépôt : **95400148.3**

(51) Int. Cl.⁶ : **H01L 21/76, H01L 21/20**

(22) Date de dépôt : **24.01.95**

(30) Priorité : **26.01.94 FR 9400836**

(43) Date de publication de la demande :
02.08.95 Bulletin 95/31

(84) Etats contractants désignés :
DE GB IT

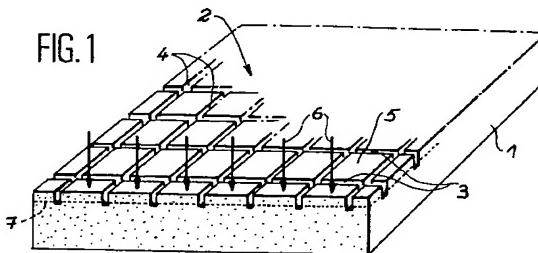
(71) Demandeur : **COMMISSARIAT A L'ENERGIE
ATOMIQUE
31-33, rue de la Fédération
F-75015 Paris (FR)**

(72) Inventeur : **Bruel, Michel
Presvert N° 9
F-38113 Veurey (FR)**

(74) Mandataire : **Dubois-Chabert, Guy et al
c/o BREVATOME
25, rue de Ponthieu
F-75008 Paris (FR)**

(54) Procédé de dépôt de lames semiconductrices sur un support.

(57) Procédé de dépôt d'au moins une lame (20) semiconductrice d'épaisseur et d'étendue déterminées sur un support, caractérisé en ce qu'il comprend les étapes suivantes : bombardement par des ions d'une face d'un substrat semiconducteur (1) pour y créer une couche de microbulles gazeuses (7) selon un plan de clivage du substrat, l'énergie d'implantation des ions étant prévue pour obtenir la couche de microbulles gazeuses à une profondeur correspondant à l'épaisseur déterminée de la lame semiconductrice, les ions étant choisis parmi les ions de gaz rares ou de gaz hydrogène, solidarisation sur ladite face du substrat du support (10), éclairage par un faisceau lumineux (11,12) de la zone de la face du substrat (1) correspondant à la lame à déposer, au travers du support (10), l'énergie lumineuse transmise par le faisceau au travers dudit support (10) devant être suffisante pour induire dans la région correspondante de la couche de microbulles gazeuses (7) une température suffisante pour provoquer le clivage de la lame du substrat (1) et pour provoquer l'augmentation de l'adhésion de la lame (20) sur le support (10), désolidarisation du substrat (1) par rapport au support (10), cette désolidarisation séparant la lame (20) du substrat (1) et la conservant sur le support (10).



EP 0 665 588 A1

La présente invention concerne un procédé de dépôt d'une ou de plusieurs lames semiconductrices sur un support et en particulier sur un support isolant.

Dans beaucoup de dispositifs à commande électronique, on est amené à déposer des composants semiconducteurs de surface restreinte par rapport à la surface de l'élément qui les supporte. Il en est ainsi par exemple dans les écrans plats de visualisation à matrice active où chaque élément d'image de l'écran (ou pixel) est commandé par un transistor. Les techniques actuellement mises en oeuvre pour ce genre de dispositif utilisent du silicium amorphe hydrogéné ou du silicium polycristallin pour la réalisation des transistors de commande des pixels.

Au cours de la réalisation de ces transistors, toute la surface du support sur lequel sont élaborés les pixels est recouverte d'une couche de matériau semi-conducteur amorphe ou polycristallin selon le cas. Ensuite on dégage par gravure la plus grande partie de cette couche pour ne laisser que les zones réservées aux transistors. La surface occupée par les transistors de commande ne représente qu'une faible part de la surface du pixel (inférieure à 20%). On cherche de toute façon à réduire cette occupation parasite ainsi que celles des interconnexions pour que la perte de transmission lumineuse de l'écran soit minimum.

Cette méthode traditionnelle de réalisation des transistors de commande des pixels provoque donc le gaspillage de la majeure partie de la couche de silicium déposée initialement. Jusqu'à maintenant on n'attachait pas trop d'importance à ce fait parce que le coût de dépôt d'une couche de silicium amorphe ou polycristallin est faible. Ceci n'est plus vrai si l'on veut employer un matériau semi-conducteur de qualité supérieure et en particulier le silicium monocrystallin. Dans ce cas le gaspillage de la majeure partie de la couche de silicium devient un inconvénient sérieux.

La présente invention permet d'apporter une solution à ce problème. Elle offre la possibilité de déposer un matériau semi-conducteur, notamment du silicium monocrystallin, sous forme de petites lames déposées juste aux endroits nécessaires et dont la surface est juste suffisante pour la réalisation des dispositifs. On obtient ainsi un procédé techniquement très performant, puisqu'il permet l'utilisation de silicium monocrystallin, et peu coûteux car très économique en silicium. En outre, ce procédé s'applique aux écrans à matrice active de très grande surface.

Le procédé selon la présente invention met en oeuvre une technique dérivée de l'enseignement du document FR-A-2 681 472. Ce document divulgue un procédé de fabrication de films minces de matériau semi-conducteur comprenant trois étapes. Dans une première étape, on réalise par implantation une couche de microbulles gazeuses sous une face d'une plaque de matériau semi-conducteur, par bombardement ionique. Dans une seconde étape, la face de la plaque est rendue solidaire d'un raidisseur. Dans

une troisième étape, l'ensemble constitué par la plaque et le raidisseur est soumis à une température suffisante pour créer, par effet de réarrangement cristallin dans la plaque et de pression dans les microbulles, un clivage de la plaque au niveau de la couche de microbulles. On obtient ainsi un film mince adhérant au raidisseur.

L'invention a donc pour objet un procédé de dépôt d'au moins une lame semi-conductrice d'épaisseur et d'étendue déterminées sur un support, caractérisé en ce qu'il comprend les étapes suivantes :

- bombardement par des ions d'une face d'un substrat semi-conducteur pour y créer une couche de microbulles gazeuses selon un plan de clivage du substrat, l'énergie d'implantation des ions étant prévue pour obtenir la couche de microbulles gazeuses à une profondeur correspondant à l'épaisseur déterminée de la lame semi-conductrice, les ions étant choisis parmi les ions de gaz rares ou de gaz hydrogène,
- solidarisation sur ladite face du substrat du support,
- éclairage par un faisceau lumineux de la zone de la face du substrat correspondant à la lame à déposer, au travers du support, l'énergie lumineuse transmise par le faisceau au travers dudit support devant être suffisante pour induire dans la région correspondante de la couche de microbulles gazeuses une température suffisante pour provoquer le clivage de la lame du substrat et pour provoquer l'augmentation de l'adhésion de la lame sur le support,
- désolidarisation du substrat par rapport au support, cette désolidarisation séparant la lame du substrat et la conservant sur le support.

On entend par solidarisation toute opération entre le substrat et le support permettant d'assurer une énergie de liaison suffisante entre ces deux éléments pour qu'ils ne se dissocient pas au cours des opérations ultérieures. On peut citer par exemple des opérations de traitement de surface permettant d'engendrer des liaisons interatomiques, des opérations de collage, etc. Par ailleurs, la notion de désolidarisation inclut toute opération de séparation, par exemple par l'exercice d'une traction.

Le procédé peut avantageusement comporter, préalablement ou postérieurement à l'étape de bombardement, une étape de gravure de ladite face du substrat par des tranchées délimitant sur la face du substrat une surface correspondant à l'étendue de ladite lame.

De préférence, la profondeur des tranchées est supérieure à la profondeur de la couche de microbulles gazeuses.

Si le substrat est destiné à fournir plusieurs lames sur le support, l'éclairage des zones de la face du substrat correspondant aux lames à déposer peut

être obtenu par balayage du substrat par le faisceau lumineux, ou peut être réalisé de manière collective par éclairage au travers d'un masque percé d'ouvertures correspondant aux zones à éclairer.

L'invention sera mieux comprise et d'autres avantages et particularités apparaîtront à la lecture de la description qui va suivre, donnée à titre d'exemple non limitatif, accompagnée des dessins annexés parmi lesquels :

- la figure 1 représente un substrat semiconducteur au cours de l'étape de bombardement ionique conformément au procédé de dépôt selon l'invention,
- la figure 2 illustre l'étape d'éclairage du substrat pour provoquer le clivage de lames du substrat semiconducteur et l'augmentation de leur adhérence sur un support, conformément au procédé de dépôt selon l'invention,
- la figure 3 est une vue de détail du substrat de la figure 2,
- la figure 4 illustre une variante de l'étape d'éclairage, conformément au procédé de dépôt selon l'invention,
- la figure 5 illustre l'étape finale de retrait du substrat par rapport au support du procédé de dépôt selon l'invention.

A titre d'exemple de réalisation, la suite de la description portera sur le dépôt d'un ensemble de lames semiconductrices en silicium monocristallin sur un support en verre destiné à entrer dans la constitution d'un écran plat de visualisation à matrice active.

La figure 1 montre un substrat monocristallin 1 en silicium monocristallin utilisé comme source de petites lames minces destinées à être transférées sur le support en verre de l'écran plat. Les lames peuvent avoir une surface de l'ordre de 10 à 40 µm de côté et une épaisseur de l'ordre du µm. Elles peuvent être réparties régulièrement sur la surface du support en verre, selon deux directions orthogonales X et Y, à un pas compris entre 100 et 1000 µm.

Pour faciliter la séparation des lames semiconductrices du reste du substrat, la face 2 du substrat qui sera soumise au procédé selon l'invention peut être gravée de tranchées 3 tracées selon une première direction coupant des tranchées 4 tracées selon une seconde direction perpendiculaire à la première. Ces tranchées 3 et 4 peuvent avoir par exemple une largeur de 3 µm pour une profondeur de 2 µm. Elles quadrillent la surface du substrat 1 et délimitent entre elles des zones, telle que celle référencée 5 sur la figure 1, de surface correspondant à celle des lames désirées.

Les tranchées 3 et 4 ne sont pas obligatoires mais elles facilitent la séparation des lames de leur substrat et permettent de bien délimiter l'étendue de ces lames. Elles peuvent être réalisées aussi bien avant l'étape d'implantation qu'après celle-ci.

La face 2 du substrat semiconducteur 1 est alors

soumise à une étape d'implantation par bombardement de cette face par des ions hydrogène (protons ou H₂⁺), portant la référence générale 6, d'énergie fonction de l'épaisseur de la lame souhaitée. A titre

5 d'exemple, on peut bombarder le substrat 1 par des protons d'énergie 100 keV, ce qui correspond à une épaisseur d'environ 8000 angströms. La dose de protons lors du bombardement est de l'ordre de 5 . 10¹⁶ protons/cm² et la température du substrat, pendant 10 l'étape d'implantation, est maintenue entre 150°C et 350°C.

On peut éventuellement utiliser des ions de gaz rare à la place des ions hydrogène, à condition 15 d'adapter les paramètres d'implantation comme l'enseigne le document FR-A-2 681 472 déjà cité.

L'implantation d'ions ainsi réalisée génère une 20 couche de microbulles gazeuses 7 sous la face 2 du substrat semiconducteur 1. Lors de la préparation du substrat, la profondeur des tranchées 3 et 4 a été prévue pour être supérieure à la profondeur de la couche de microbulles gazeuses.

On applique ensuite sur la face 2 du substrat semiconducteur 1 ainsi traitée le support sur lequel seront fixées les lames de semiconducteur. Dans cet 25 exemple de réalisation, ce support est en verre. Il est transparent au faisceau lumineux qui sera mis en œuvre dans la suite du procédé. Le substrat et le support sont solidaires entre eux par exemple grâce à des liaisons inter-atomiques.

La figure 2 montre une telle disposition où l'on reconnaît le support 10. Atravers le support en verre 10, on éclaire alors sélectivement les zones du substrat semiconducteur 1 que l'on veut déposer sur ce support. La figure 2 montre ainsi deux faisceaux lumineux 11 et 12 éclairant respectivement et successivement des zones 21 et 22 de la face 2 du substrat. L'éclairage de ces zones doit satisfaire aux critères suivants : densité de puissance absorbée dans le film de silicium soumis à cet éclairage et durée de l'éclairage tels que la température de la surface éclairée s'élève adiabatiquement au-dessus de 600°C sans que la température des surfaces voisines s'élève. Cette élévation de température des zones éclairées induit alors un clivage à une profondeur correspondant à la profondeur de pénétration des ions hydrogène (c'est-à-dire au niveau de la couche de microbulles) et l'augmentation de l'énergie de liaison entre ces zones et le support grâce à l'accroissement de l'énergie des liaisons inter-atomiques dû à l'élévation de température.

A la figure 3, qui est une vue de détail agrandie de la figure 2, on a représenté par des traits ondulés 15 la propagation de l'élévation de température vers la partie de la couche de microbulles gazeuses 7 comprise entre les deux tranchées 4, pour l'une des zones éclairées.

Les faisceaux lumineux peuvent être fournis par un laser YAG. A titre d'exemple, le faisceau lumineux

issu du laser YAG, provoquant le clivage d'une lame et l'augmentation de son adhésion sur le support, peut avoir une durée d'impulsion de 30 ns et apporter une énergie de 0,2 à 0,4 J par impulsion. L'éclairage peut être réalisé par balayage pour éclairer successivement chaque lame à déposer. Il peut aussi être réalisé collectivement pour déposer toutes les lames simultanément au moyen d'un masque. C'est ce que représente la figure 4 qui reprend l'ensemble substrat semi-conducteur 1 - support en verre 10 de la figure 2. Cette fois, les zones 21 et 22 (les seules représentées) sont éclairées simultanément par des faisceaux lumineux respectivement 31 et 32 fournis par une source lumineuse commune 30 et passant par les ouvertures 34 du masque 35. Ces ouvertures 34 peuvent être de surfaces égales à celles des lames à obtenir et réparties selon le même pas.

L'étape suivante, représentée à la figure 5, consiste à écarter le substrat semi-conducteur 1 et le support 10 l'un de l'autre. Cela est possible car les parties qui ont été éclairées sont séparées du substrat semi-conducteur et parce que l'énergie de liaison est faible dans les parties qui n'ont pas été éclairées puisque la température n'a pas augmenté. On obtient ainsi un support 10 pourvu, aux emplacements choisis, de lames semi-conductrices 20 adhérant au support. Le transfert est ainsi réalisé, la face 2 du substrat 1 présentant des évidements superficiels 25 correspondant aux lames transférées.

Bien que, par souci de simplification, les figures n'ont représenté que le cas du transfert de deux lames semi-conductrices, il est bien entendu que le transfert peut concerner beaucoup plus de lames et, en particulier, toutes les lames semi-conductrices nécessaires à la réalisation d'un écran plat à matrice active par exemple.

Après le transfert d'un premier ensemble de lames, le substrat semi-conducteur peut être utilisé pour le transfert d'un second ensemble de lames, puis d'un troisième ensemble, etc. On peut procéder de cette manière jusqu'à épuisement de toutes les lames d'une même surface si le substrat semi-conducteur a été initialement implanté par des ions de manière uniforme sur toute la surface de transfert. Après cela, la face prélevée du substrat peut être repolie pour une nouvelle application du procédé selon l'invention.

La présente invention peut encore s'appliquer avantageusement à la réalisation de capteurs d'images et de têtes d'impression à matrice active.

Revendications

1. Procédé de dépôt d'au moins une lame semi-conductrice (20) d'épaisseur et d'étendue déterminées sur un support (10), caractérisé en ce qu'il comprend les étapes suivantes :

- bombardement par des ions (6) d'une face

- 5 (2) d'un substrat semi-conducteur (1) pour y créer une couche de microbulles gazeuses (7) selon un plan de clivage du substrat (1), l'énergie d'implantation des ions étant prévue pour obtenir la couche de microbulles gazeuses (7) à une profondeur correspondant à l'épaisseur déterminée de la lame semi-conductrice (20), les ions étant choisis parmi les ions de gaz rares ou de gaz hydrogène,
- 10 - solidarisation sur ladite face (2) du substrat du support (10),
- 15 - éclairage par un faisceau lumineux de la zone (21, 22) de la face du substrat (1) correspondant à la lame à déposer, au travers du support (10), l'énergie lumineuse transmise par le faisceau au travers dudit support devant être suffisante pour induire dans la région correspondante de la couche de microbulles gazeuses une température suffisante pour provoquer le clivage de la lame du substrat et pour provoquer l'augmentation de l'adhésion de la lame (20) sur le support (10),
- 20 - désolidarisation du substrat (1) par rapport au support (10), cette désolidarisation séparant la lame (20) du substrat et la conservant sur le support.
- 25 30 2. Procédé selon la revendication 1, caractérisé en ce qu'il comporte, préalablement ou postérieurement à l'étape de bombardement, une étape de gravure de ladite face (2) du substrat (1) par des tranchées (3, 4) délimitant sur la face du substrat une surface correspondant à l'étendue de ladite lame.
- 35 40 3. Procédé selon la revendication 2, caractérisé en ce que la profondeur des tranchées est supérieure à la profondeur de la couche de microbulles gazeuses.
- 45 50 4. Procédé selon l'une quelconque des revendications 1 à 3, caractérisé en ce que, le substrat (1) devant fournir plusieurs lames (20) sur le support (10), l'éclairage des zones de la face du substrat correspondant aux lames à déposer est obtenu par balayage du substrat par le faisceau lumineux (11, 12).
- 55 5. Procédé selon l'une quelconque des revendications 1 à 3, caractérisé en ce que, le substrat (1) devant fournir plusieurs lames (20) sur le support (10), l'éclairage des zones (21, 22) de la face du substrat correspondant aux lames à déposer est réalisé de manière collective par éclairage au travers d'un masque (35) percé d'ouvertures (34) correspondant aux zones à éclairer.

6. Procédé selon l'une quelconque des revendications 1 à 5, caractérisé en ce que le faisceau lumineux est fourni par un laser YAG.
7. Procédé selon l'une quelconque des revendications 1 à 6, caractérisé en ce que le substrat étant en silicium monocristallin, le bombardement est réalisé par des ions hydrogène à une température du substrat comprise entre 150°C et 350°C, le faisceau lumineux portant la zone du substrat éclairé à une température supérieure à 600°C. 5
8. Application du procédé selon l'une quelconque des revendications 1 à 7 pour la réalisation des transistors de commande des pixels d'un écran plat à matrice active. 15
9. Application du procédé selon l'une quelconque des revendications 1 à 7 pour la réalisation d'un capteur d'images. 20
10. Application du procédé selon l'une quelconque des revendications 1 à 7 pour la réalisation de têtes d'impression à matrice active. 25

30

35

40

45

50

55

FIG. 1

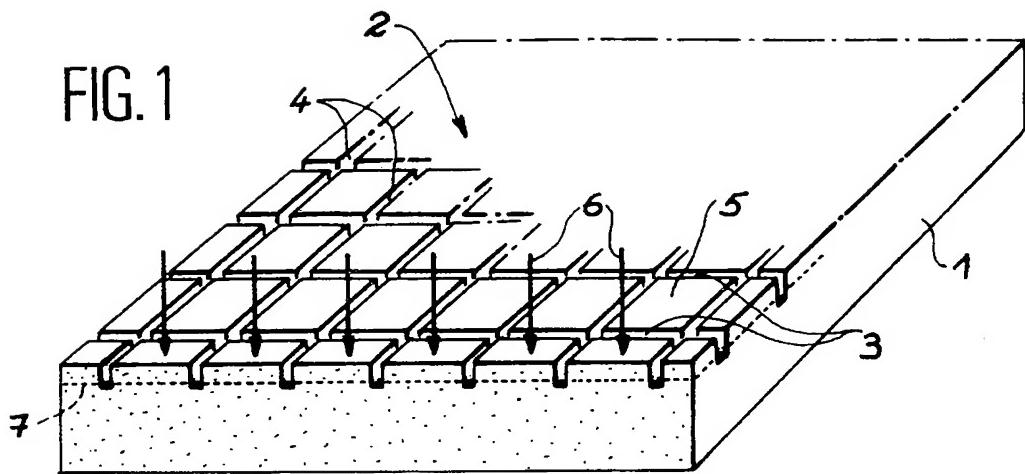


FIG. 2

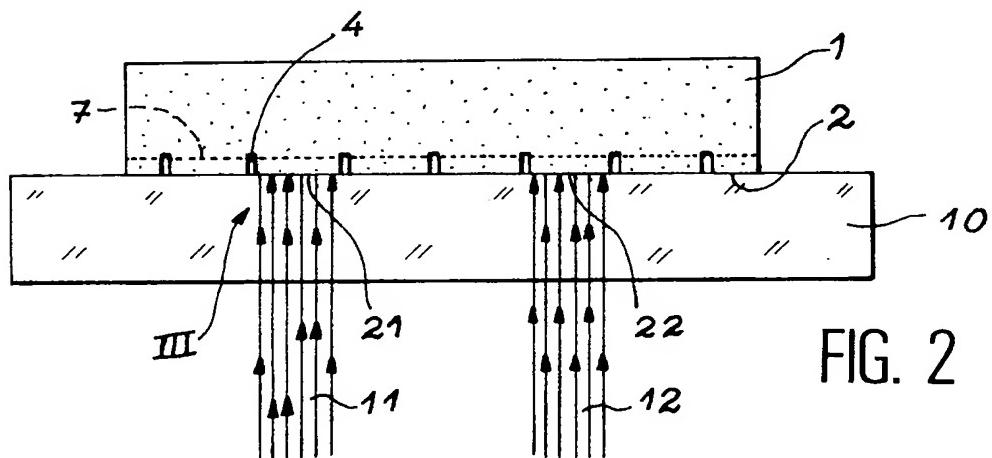
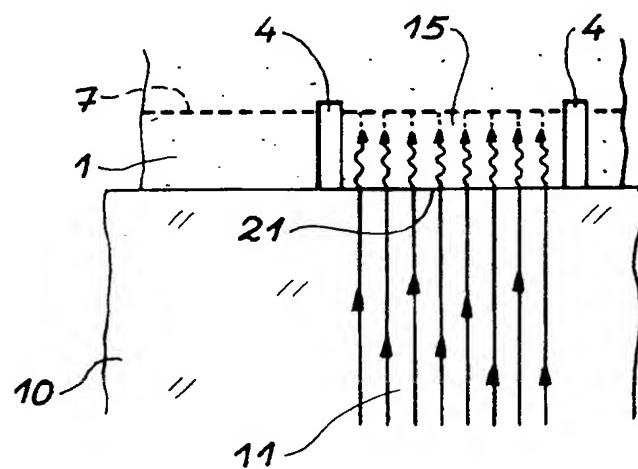


FIG. 3



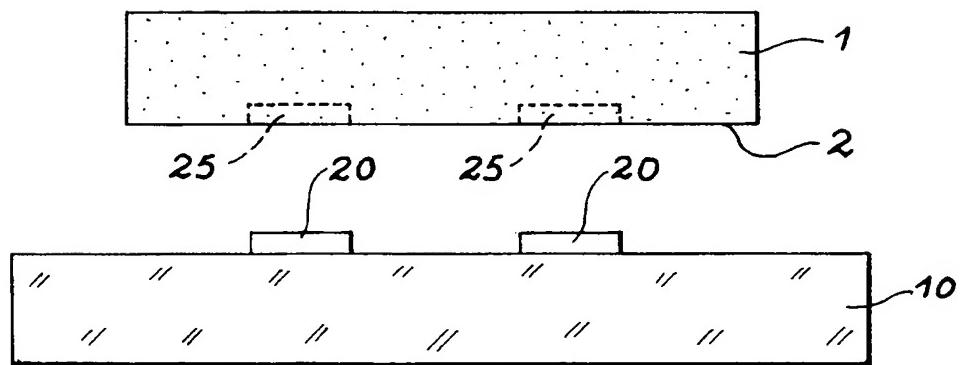
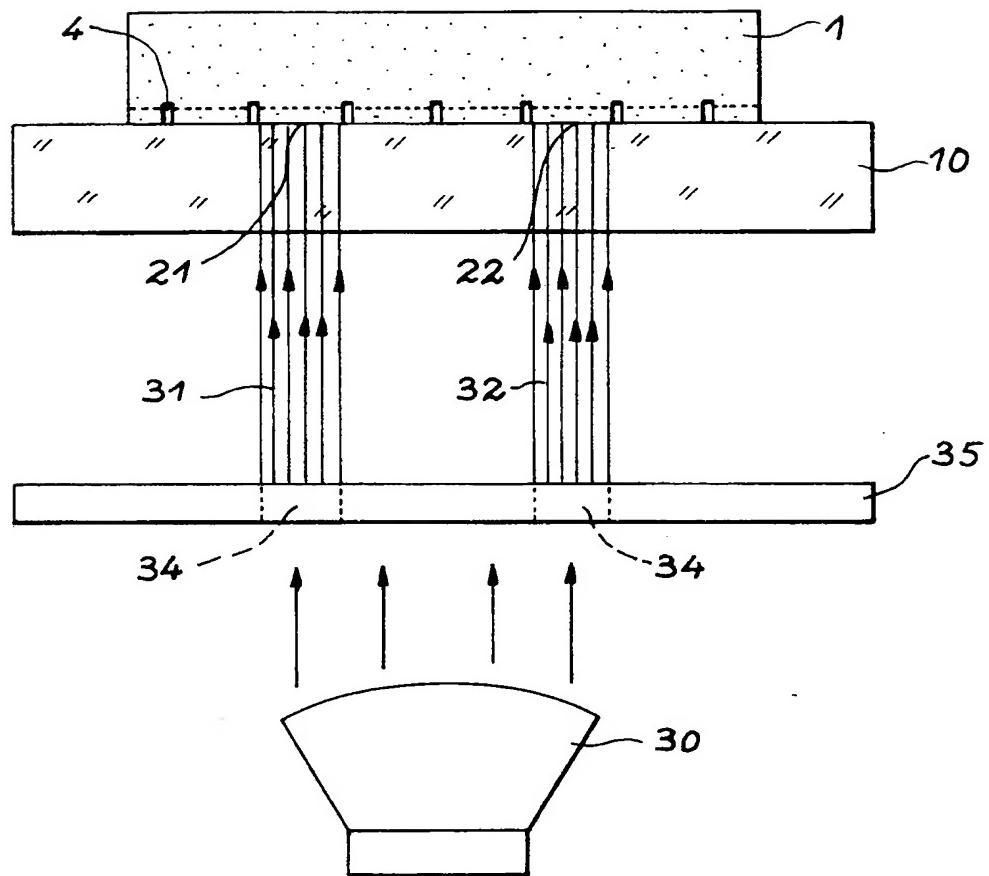


FIG. 5



Office européen
des brevets

RAPPORT DE RECHERCHE EUROPEENNE

Numéro de la demande
EP 95 40 0148

DOCUMENTS CONSIDERES COMME PERTINENTS			
Catégorie	Citation du document avec indication, en cas de besoin, des parties pertinentes	Revendication concernée	CLASSEMENT DE LA DEMANDE (Int.Cl.6)
A,D	<p>EP-A-0 533 551 (COMMISSARIAT A L'ENERGIE ATOMIQUE) * page 2, ligne 40 - page 3, ligne 11 * * page 3, ligne 22 - ligne 27 * * figures 2-4 *</p> <p>---</p> <p>PATENT ABSTRACTS OF JAPAN vol. 7, no. 107 (E-174) 11 Mai 1983 & JP-A-58 030 145 (SONY KK) 22 Mars 1983 * abrégé *</p> <p>-----</p>	1,7	H01L21/76 H01L21/20
A		1,6	
			DOMAINES TECHNIQUES RECHERCHES (Int.Cl.6)
			H01L
<p>Le présent rapport a été établi pour toutes les revendications</p>			
Lieu de la recherche	Date d'achèvement de la recherche	Examinateur	
LA HAYE	21 Avril 1995	Schuermans, N	
CATEGORIE DES DOCUMENTS CITES			
X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : arrière-plan technologique O : divulgation non-écrite P : document intercalaire		T : théorie ou principe à la base de l'invention E : document de brevet antérieur, mais publié à la date de dépôt ou après cette date D : cité dans la demande L : cité pour d'autres raisons & : membre de la même famille, document correspondant	